Design/Schema 導入トレーニング日程表

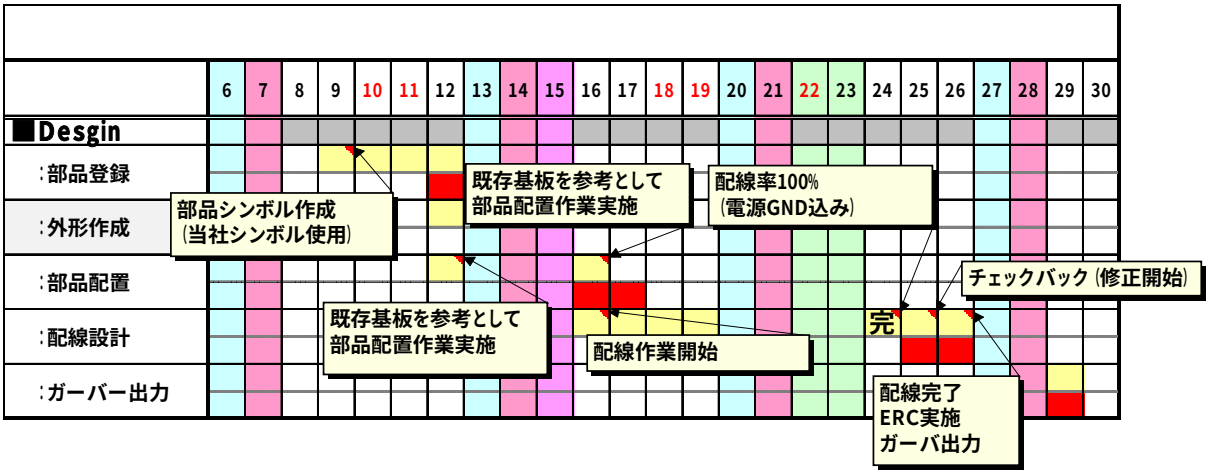
日程		項目	内容	時間
1	回路	システムセットアップ	パソコン設定、トレーニング準備	10:00-12:00
		※昼食		12:00-13:00
		環境定義エディタ	エディタごとの動作環境の設定	13:00-13:30
		シンボルエディタ（部品作成）	ライブラリの作成	13:30-15:30
			部品外形/ピン/属性入力	
			負論理形状の作成　等	
		デザインエディタ（回路図作成）	シンボル入力	15:30-16:30
			ワイヤー/信号名入力	
			部品/ピン番号割付け	
			チェック　等	
		αIII-DESIGNとのリンク	フォワードアノテーション	16:30-17:00
			バックアノテーション　等	
2	基板①	環境定義ファイルの説明	データの上限値の設定	9:00-9:30
			シンボルサーチパスの設定　等	
		設計情報ファイルの説明	基板層数、レベル、APTの設定	9:30-10:00
			パッド形状、パッドスタックの設定　等	
		シンボル作成	部品ピンの入力	10:00-11:00
			シルク図の入力	11:00-12:00
		※昼食		12:00-13:00
		シンボル作成	部品属性、及び高さ領域の設定	1300-15:00
		ルールファイルの説明	クリアランスの設定	15:00-17:00
			配線長制限の設定	
			ネット毎による使用パターン幅、VIAの設定　等	
3	基板②	プリント基板作成～基本編～	基板外形の入力、及び配線禁止領域等の設定	9:00-12:00
			部品配置	
			配線機能	
		※昼食		12:00-13:00
		プリント基板作成～基本編～	部品追加、及びネット編集等の設計変更機能 等	13:00-14:00
		プリント基板作成～応用編～	チェック機能	14:00-16:30
			バッチ型ERC	
			ガーバー、及びNCドリルデータの入出力、プロット作成	
			確認･質疑応答	16:30-17:00

※トレーニングは、環境･ルール定義をアート電子仕様にて実施させて頂きます。
※3日間のトレーニング実施とし、初日は10:00よりの開始と致します。
※受講者は集中した習得を実施するため1名とさせて頂きます。

Design/Schema 実案件トレーニング日程表

日程	内容	項目	内容	時間
1	回路	システムセットアップ	パソコン設定、トレーニング準備	10:00-11:00
		環境定義エディタ	エディタごとの動作環境の設定	11:00-12:00
		※昼食		12:00-13:00
		回路シンボル作成	ライブラリの作成	13:00-14:30
		回路図入力	回路図（シンボル配置、配線作業）	14:30-16:30
			ワイヤー/信号名入力	
			部品/ピン番号割付け	
		DRC修正	チェック　等	16:30-17:00
2	基板①	部品シンボル作成	データの上限値の設定	9:00-12:00
		※昼食		12:00-13:00
		基板立上げ	回路情報取込み	13:00-14:00
		基板外形作成	基板外形情報入力	14:00-15:00
		禁止領域設定	配置禁止、配線禁止、高さ制限入力	15:00-15:30
		部品配置	部品配置作業（完了まで）	15:30-17:00
3	基板②	パターン設計	配線作業（信号線、電源、GND）	9:00-12:00
		※昼食		12:00-13:00
		パターン設計	配線作業（信号線、電源、GND）	13:00-14:00
		塗潰し処理	ベタ処理、ガード処理	14:00-14:30
		シルク作業	文字移動	14:30-15:00
		ERC修正	クリアランスチェック、A/W修正	15:00-15:30
		印刷操作	プロット作成、PDF出力	15:30-15:45
		検図作業	チェック作業全般	15:45-16:15
		ガーバ出力	ガーバー、及びNCドリルデータの出力	16:15-16:30
		質疑応答	確認事項、質問対応	16:30-17:00

※実務案件は100pin以下を想定しております。（規模、仕様など予め確認させて頂きます。）
※3日間のトレーニング実施とし、初日は10:00よりの開始と致します。
※受講者は集中した習得を実施するため1名とさせて頂きます。



日程	内容	項目	内容	時間
1	回路	システムセットアップ	パソコン設定、トレーニング準備	
		環境定義エディタ	エディタ等の動作環境の設	
		※昼食		
		回路シンボル作成	ライブラリの作成	
		回路図入力	回路図(シンボル配置、	
			ワイヤー/信号名入力	
			部品/ピン番号割付け	
		DRC修正	チェック 等	
2	基板①	部品シンボル作成	データの上限値の設定	
		※昼食		
		基板立上げ	回路情報取込み	
		基板外形作成	基板外形情報入力	
		禁止領域設定	配置禁止、配線禁止、高さ制限入力	15:00-15:30
		部品配置	部品配置作業(完了まで)	15:30-17:00
3	基板②	パターン設計	配線作業(信号線、電源、GND)	9:00-12:00
		※昼食		12:00-13:00
		パターン設計	配線作業(信号線、電源、GND)	13:00-14:00
		塗潰し処理	ベタ処理、ガード処理	14:00-14:30
		シルク作業	文字移動	14:30-15:00
		ERC修正	クリアランスチェック、A/W修正	15:00-15:30
		印刷操作	プロット作成、PDF出力	15:30-15:45
		検図作業	チェック作業全般	15:45-16:15
		ガーバ出力	ガーバー、及びNCドリルデータの出力	16:15-16:30
		質疑応答	確認事項、質問対応	16:30-17:00

長期日程、複数人数などお客様の御要望に合わせたオーダーメイドのトレーニング